22 June 1999

Data Cable Pinout for SHARC II JFET Tests

C. Darren Dowell

Caltech

1. Pinout

Table 1. JFET Data Cable Pinout

Signal	connector T.B.D.	79-pin Circular	Filtered D
Sig(+)/Gnd 1		+1,2	
Sig(+)/Gnd 2		+3,4	
Sig(+)/Gnd 3		+5,6	
Sig(+)/Gnd 4		+7,8	
Sig(+)/Gnd 5		+9,10	
Sig(+)/Gnd 6		+11,12	
Sig(+)/Gnd 7		+13,14	
Sig(+)/Gnd 8		+15,16	
Sig(+)/Gnd 9		+17,18	
Sig(+)/Gnd 10		+19,20	
Sig(+)/Gnd 11		+21,22	
Sig(+)/Gnd 12		+23,24	
Sig(+)/Gnd 13		+25,26	
Sig(+)/Gnd 14		+27,28	
Sig(+)/Gnd 15		+29,30	
Sig(+)/Gnd 16		+31,32	
Sig(+)/Gnd 17		+33,34	
Sig(+)/Gnd 18		+35,36	
Sig(+)/Gnd 19		+37,38	
Sig(+)/Gnd 20		+39,40	
Sig(+)/Gnd 21		+41,42	
Sig(+)/Gnd 22		+43,44	
Sig(+)/Gnd 23		+45,46	
Sig(+)/Gnd 24		+47,48	
Sig(+)/Gnd 25		+49,50	
Sig(+)/Gnd 26		+51,52	
Sig(+)/Gnd 27		+53,54	
Sig(+)/Gnd 28		+55,56	
Sig(+)/Gnd 29		+57,58	
Sig(+)/Gnd 30		+59,60	
Sig(+)/Gnd 31		+61,62	
Sig(+)/Gnd 32		+63,64	
FET heater		65,66	

Table 1—Continued

Signal	connector T.B.D.	79-pin Circular	Filtered D
Diode A		+67,68	
Diode B		+69,70	
Diode C		+71,72	
Diode D		+73,74	
Drain		75	
(no connect)		(76)	
Bias+, Bias-		+77,78	
(no connect)		(79)	